Grado Tecnología Digital y Multimedia

**Sistemas Embebidos**

CURSO ACADÉMICO 2023-2024

E.T.S.I. DE TELECOMUNICACIÓN

MEMORIA PRÁCTICA 5

**PROGRAMACIÓN DE SISTEMAS**

PABLO MORTERA HERRERO & JÚLIA PERIS ALVENTOSA

ÍNDICE

1. Introducción 3
2. Objetivos 3
3. Desarrollo de la tarea 4

3.1 Esquema de montaje 4

3.2 Algoritmo 4

1. Conclusión 5
2. Introducción

Esta memoria se encuentra dividida en varios apartados; esta breve introducción, seguido de la explicación de los objetivos a conseguir de la práctica, una tercera parte dedicado al desarrollo de la tarea, donde veremos reflejado el esquema de montaje realizado con ------------ y el algoritmo, y para finalizar contaremos con el apartado de conclusiones.

1. Objetivos
2. Desarrollo

En este apartado vamos a explicar el trabajo que hemos hecho dividiéndolo en dos partes; el esquema de montaje y el algoritmo.

3.1 Esquema de montaje

* 1. Algoritmo

1. Conclusión